

\* NOTICES \*

Japan Patent Office is not responsible for any damages caused by the use of this translation.

1. This document has been translated by computer. So the translation may not reflect the original precisely.
2. \*\*\*\* shows the word which can not be translated.
3. In the drawings, any words are not translated.

---

CLAIMS

---

[Claim(s)]

[Claim 1] The IC card characterized by providing the following. The store circuit which memorizes peculiar identification information. The register which stores temporarily the effective peculiar specific value only between communications with the main part of a processor apart from the aforementioned identification information. The comparator circuit which compares the specific value included in the communication statement received from the specific value stored in this register, and the aforementioned main part of a processor. The control circuit controlled to perform the demand included in the communication statement received from the aforementioned main part of a processor, and to return the result to the aforementioned main part of a processor only when the aforementioned specific value is in agreement.

[Claim 2] It is the IC card according to claim 1 which the aforementioned identification information is the card address with a big capacity, and is characterized by the aforementioned specific value being the command ID with a capacity smaller than the aforementioned card address (Identification Data).

[Claim 3] It is the IC card according to claim 2 which the aforementioned card address has the capacity of about 8 bytes, and is characterized by the aforementioned command ID having the capacity of about 4 bits.

[Claim 4] The specific value stored in the aforementioned register is an IC card according to claim 1 characterized by being changed according to the communication statement received from the basis of control of the aforementioned control circuit, and the aforementioned main part of a processor.

[Claim 5] The specific value before change included in the communication statement which received the specific value stored in the aforementioned register from the specific value stored in the aforementioned register, and the aforementioned main part of a processor. And when both the identification information contained in the communication statement received from the identification information memorized in the aforementioned store circuit and the aforementioned main part of a processor is in agreement The IC card according to claim 4 characterized by being changed into the specific value after change included in the communication statement received from the aforementioned main part of a processor.

[Claim 6] The IC card according to claim 1 characterized by having further the random-number-generation circuit which generates a random number value for the identification information memorized in the number of times which received the communication statement transmitted from the aforementioned main part of a processor, and the aforementioned store circuit in a parameter.

[Claim 7] The IC card according to claim 1 characterized by having further a counter circuit for setting the arbitrary set points based on the random number value generated by the aforementioned random-number-generation circuit.

[Claim 8] The aforementioned counter circuit is an IC card according to claim 7 characterized by setting initial value to "0."

[Claim 9] The aforementioned control circuit is an IC card according to claim 1 characterized by controlling to return the identification information memorized in the aforementioned store circuit to the aforementioned main part of a processor according to the demand included in the communication statement from the aforementioned main part of a processor if the set point of the aforementioned counter circuit is "0" when the communication statement transmitted from the aforementioned main part of a processor is received.

[Claim 10] The aforementioned control circuit is an IC card according to claim 1 or 9 characterized by considering as a no response, without performing the demand included in the communication statement received from the aforementioned main part of a processor, when the aforementioned specific value is not in agreement.

[Claim 11] The card system characterized by providing the following. It is the sending circuit which transmits a communication statement to two or more IC cards to which it is the card system which communicates between the main part of a processor, and two or more IC cards, and the aforementioned main part of a processor exists in [ predetermined / which can be communicated ] area. The receiving circuit which receives the return data transmitted from a specific IC card according to the specific value included in the aforementioned communication statement. It is the store circuit which possesses the communications control circuit which communicates between specific IC cards among two or more IC cards which exist in [ aforementioned / predetermined / which can be communicated ] area based on the return data which carried out [ aforementioned ] reception, and memorizes identification information with the aforementioned peculiar IC card. The register which stores temporarily the effective peculiar specific value only between communications with the aforementioned main part of a processor apart from the aforementioned identification information. The comparator circuit which compares the specific value included in the aforementioned communication statement received from the specific value stored in this register,

and the aforementioned main part of a processor, The control circuit controlled to perform the demand included in the aforementioned communication statement received from the aforementioned main part of a processor, and to return the aforementioned main part of a processor by using the result as the aforementioned return data only when the aforementioned specific value is in agreement.

[Claim 12] The aforementioned main part of a processor and two or more aforementioned IC cards are a card system according to claim 11 characterized by communicating according to non-contact.

[Claim 13] The aforementioned main part of a processor and two or more aforementioned IC cards are a card system according to claim 11 characterized by communicating by radio.

[Claim 14] It is the card system according to claim 11 which the aforementioned identification information is the card address with a big capacity, and is characterized by the aforementioned specific value being the command ID with a capacity smaller than the aforementioned card address.

[Claim 15] It is the card system according to claim 14 which the aforementioned card address has the capacity of about 8 bytes, and is characterized by the aforementioned command ID having the capacity of about 4 bits.

[Claim 16] The aforementioned sending circuit of the aforementioned main part of a processor transmits the 1st communication statement for making the specific value stored in the aforementioned register of the aforementioned IC card change. The aforementioned control circuit of the aforementioned IC card which received this 1st communication statement The specific value stored in the aforementioned register, and the specific value before change included in the communication statement of the above 1st, And when both the identification information memorized in the aforementioned store circuit and the identification information contained in the communication statement of the above 1st are in agreement The card system according to claim 11 characterized by changing the specific value stored in the aforementioned register into the specific value after change included in the communication statement of the above 1st.

[Claim 17] As opposed to two or more IC cards to which the aforementioned sending circuit of the aforementioned main part of a processor exists in [ aforementioned / predetermined / which can be communicated ] area The 3rd communication statement for starting two or more aforementioned IC cards according to the 2nd communication statement for setting up the turn of a response and the turn of the response set up by this 2nd communication statement is transmitted. The aforementioned control circuit of the aforementioned IC card is further equipped with a random-number-generation circuit and a counter circuit. The communication statement received from the aforementioned main part of a processor distinguishes the 2nd communication statement of the above, or the 3rd communication statement of the above. When the 2nd communication statement of the above is received, while making a parameter generate a random number value by the aforementioned random-number-generation circuit, the identification information memorized in the number of times which received the 2nd communication statement, and the aforementioned store circuit The card system according to claim 11 characterized by setting to the aforementioned counter circuit the arbitrary set points based on the random number value generated by the aforementioned random-number-generation circuit.

[Claim 18] The aforementioned counter circuit is a card system according to claim 17 characterized by setting initial value to "0."

[Claim 19] The aforementioned control circuit of the aforementioned IC card is a card system according to claim 17 characterized by performing the demand included in the communication statement of the above 2nd if the set point of the aforementioned counter circuit is "0" when the 2nd communication statement of the above from the aforementioned main part of a processor is received.

[Claim 20] The aforementioned control circuit of the aforementioned IC card is a card system according to claim 17 characterized by performing the demand included in the communication statement of the above 3rd, when the 3rd communication statement of the above from the aforementioned main part of a processor is received, the one set point of the aforementioned counter circuit is subtracted and the set point of the aforementioned counter circuit is set to "0."

[Claim 21] The aforementioned control circuit of the aforementioned IC card is a card system according to claim 11, 19, or 20 characterized by considering as a no response, without performing the demand included in the communication statement received from the aforementioned main part of a processor, when the aforementioned specific value is not in agreement.

---

[Translation done.]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号  
特開2003-168091  
(P2003-168091 A)

(43) 公開日 平成15年6月13日 (2003.6.13)

(51) Int.Cl. <sup>7</sup>	識別記号	F I	テマコード* (参考)
G 0 6 K 19/07		B 4 2 D 15/10	5 2 1 2 C 0 0 5
B 4 2 D 15/10	5 2 1	G 0 6 K 17/00	F 5 B 0 3 5
G 0 6 K 17/00		G 0 7 B 15/00	5 0 1 5 B 0 5 8
G 0 7 B 15/00	5 0 1	G 0 6 K 19/00	H 5 K 0 6 7
H 0 4 Q 7/38		H 0 4 B 7/26	1 0 9 S

審査請求 未請求 請求項の数21 O L (全 16 頁)

(21) 出願番号 特願2001-365056 (P2001-365056)

(22) 出願日 平成13年11月29日 (2001.11.29)

(71) 出願人 000003078

株式会社東芝

東京都港区芝浦一丁目1番1号

(71) 出願人 000221199

東芝マイクロエレクトロニクス株式会社

神奈川県川崎市川崎区駅前本町25番地1

(71) 出願人 000220985

東芝ソシオエンジニアリング株式会社

神奈川県川崎市幸区柳町70番地

(74) 代理人 100058479

弁理士 鈴江 武彦 (外6名)

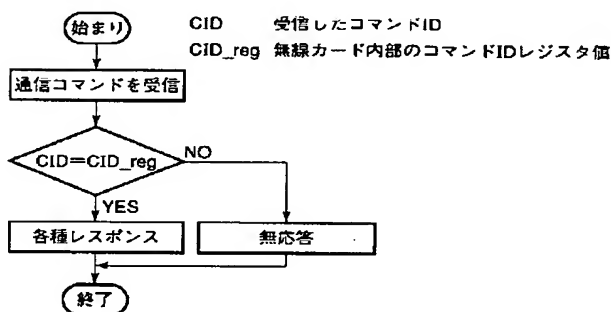
最終頁に続く

(54) 【発明の名称】 IC (Integrated Circuit) カードおよびそれを用いたカードシステム

(57) 【要約】

【課題】 本発明は、無線カードシステムにおいて、マルチリード方式により通信を行う場合に複数枚の無線カードを差別化できるようにすることを最も主要な特徴とする。

【解決手段】 たとえば、複数枚の無線カードのデータを一度に読み取る、いわゆるマルチリード方式のための通信方法において、通信コマンドにコマンドIDをもたせる。そして、通信可能エリア内に同時に存在する複数枚の無線カードのうち、コマンドIDが一致した無線カードとカードリーダーとの間でのみ通信が成立するように制御する構成とされている。



1

## 【特許請求の範囲】

【請求項 1】 固有の識別情報を記憶する記憶回路と、前記識別情報とは別に、処理装置本体との通信の間だけ有効な固有の特定値を一時的に格納するレジスタと、このレジスタ内に格納されている特定値と前記処理装置本体から受け取った通信命令中に含まれる特定値とを比較する比較回路と、前記特定値が一致した場合にのみ、前記処理装置本体から受け取った通信命令中に含まれる要求を実行し、その結果を前記処理装置本体に返送するように制御する制御回路とを具備したことを特徴とする IC カード。

【請求項 2】 前記識別情報は容量の大きなカードアドレスであり、前記特定値は、前記カードアドレスよりも容量の小さなコマンド ID (Identification Data) であることを特徴とする請求項 1 に記載の IC カード。

【請求項 3】 前記カードアドレスは 8 バイト程度の容量を有し、前記コマンド ID は 4 ビット程度の容量を有することを特徴とする請求項 2 に記載の IC カード。

【請求項 4】 前記レジスタ内に格納された特定値は、前記制御回路の制御のもと、前記処理装置本体から受け取った通信命令にしたがって変更されることを特徴とする請求項 1 に記載の IC カード。

【請求項 5】 前記レジスタ内に格納された特定値は、前記レジスタ内に格納されている特定値と前記処理装置本体から受け取った通信命令中に含まれる変更前の特定値、および、前記記憶回路内に記憶されている識別情報と前記処理装置本体から受け取った通信命令中に含まれる識別情報が共に一致した場合に、前記処理装置本体から受け取った通信命令中に含まれる変更後の特定値へと変更されることを特徴とする請求項 4 に記載の IC カード。

【請求項 6】 前記処理装置本体から送信された通信命令を受信した回数と前記記憶回路内に記憶されている識別情報とをパラメータに乱数値を発生する乱数発生回路をさらに備えることを特徴とする請求項 1 に記載の IC カード。

【請求項 7】 前記乱数発生回路により発生された乱数値にもとづく任意の設定値をセットするためのカウンタ回路をさらに備えることを特徴とする請求項 1 に記載の IC カード。

【請求項 8】 前記カウンタ回路は、初期値が“0”にセットされていることを特徴とする請求項 7 に記載の IC カード。

【請求項 9】 前記制御回路は、前記処理装置本体から送信された通信命令を受信した際に、前記カウンタ回路の設定値が“0”であれば、前記処理装置本体からの通信命令中に含まれる要求にしたがって、前記記憶回路内に記憶されている識別情報を前記処理装置本体に返送するように制御することを特徴とする請求項 1 に記載の IC

2

C カード。

【請求項 10】 前記制御回路は、前記特定値が一致しない場合、前記処理装置本体から受け取った通信命令中に含まれる要求を実行せずに、無応答とすることを特徴とする請求項 1 または 9 に記載の IC カード。

【請求項 11】 処理装置本体と複数の IC カードとの間で通信を行うカードシステムであって、

前記処理装置本体は、所定の通信可能エリア内に存在する複数の IC カードに対して通信命令を送信する送信回路と、

前記通信命令中に含まれる特定値に応じて、特定の IC カードから送信されてくる返送データを受信する受信回路と、

前記受信した返送データをもとに、前記所定の通信可能エリア内に存在する複数の IC カードのうち、特定の IC カードとの間で通信を行う通信制御回路とを具備し、前記 IC カードは、

固有の識別情報を記憶する記憶回路と、前記識別情報とは別に、前記処理装置本体との通信の間だけ有効な固有の特定値を一時的に格納するレジスタと、

このレジスタ内に格納されている特定値と前記処理装置本体から受け取った前記通信命令中に含まれる特定値とを比較する比較回路と、

前記特定値が一致した場合にのみ、前記処理装置本体から受け取った前記通信命令中に含まれる要求を実行し、その結果を前記返送データとして前記処理装置本体に返送するように制御する制御回路とを具備したことを特徴とするカードシステム。

【請求項 12】 前記処理装置本体および前記複数の IC カードは、非接触により通信を行うことを特徴とする請求項 11 に記載のカードシステム。

【請求項 13】 前記処理装置本体および前記複数の IC カードは、無線により通信を行うことを特徴とする請求項 11 に記載のカードシステム。

【請求項 14】 前記識別情報は容量の大きなカードアドレスであり、前記特定値は、前記カードアドレスよりも容量の小さなコマンド ID であることを特徴とする請求項 11 に記載のカードシステム。

【請求項 15】 前記カードアドレスは 8 バイト程度の容量を有し、前記コマンド ID は 4 ビット程度の容量を有することを特徴とする請求項 14 に記載のカードシステム。

【請求項 16】 前記処理装置本体の前記送信回路は、前記 IC カードの前記レジスタ内に格納された特定値を変更させるための第 1 の通信命令を送信し、この第 1 の通信命令を受け取った前記 IC カードの前記制御回路は、前記レジスタ内に格納された特定値と前記第 1 の通信命令中に含まれる変更前の特定値、および、前記記憶回路内に記憶されている識別情報と前記第 1 の

## 3

通信命令中に含まれる識別情報が共に一致した場合に、前記レジスタ内に格納された特定値を前記第 1 の通信命令中に含まれる変更後の特定値へと変更することを特徴とする請求項 11 に記載のカードシステム。

【請求項 17】 前記処理装置本体の前記送信回路は、前記所定の通信可能エリア内に存在する複数の IC カードに対し、応答の順番を設定するための第 2 の通信命令、および、この第 2 の通信命令により設定された応答の順番にしたがって前記複数の IC カードを起動させるための第 3 の通信命令を送信し、前記 IC カードの前記制御回路は乱数発生回路およびカウンタ回路をさらに備え、前記処理装置本体より受け取った通信命令が前記第 2 の通信命令か前記第 3 の通信命令かを判別し、前記第 2 の通信命令を受信した場合に、その第 2 の通信命令を受信した回数と前記記憶回路内に記憶されている識別情報とをパラメータに前記乱数発生回路により乱数値を発生させるとともに、前記乱数発生回路により発生された乱数値にもとづく任意の設定値を前記カウンタ回路にセットすることを特徴とする請求項 11 に記載のカードシステム。

【請求項 18】 前記カウンタ回路は、初期値が“0”にセットされていることを特徴とする請求項 17 に記載のカードシステム。

【請求項 19】 前記 IC カードの前記制御回路は、前記処理装置本体からの前記第 2 の通信命令を受信した場合、前記カウンタ回路の設定値が“0”ならば、前記第 2 の通信命令中に含まれる要求を実行することを特徴とする請求項 17 に記載のカードシステム。

【請求項 20】 前記 IC カードの前記制御回路は、前記処理装置本体からの前記第 3 の通信命令を受信した場合、前記カウンタ回路の設定値を 1 つ減算し、前記カウンタ回路の設定値が“0”になると、前記第 3 の通信命令中に含まれる要求を実行することを特徴とする請求項 17 に記載のカードシステム。

【請求項 21】 前記 IC カードの前記制御回路は、前記特定値が一致しない場合、前記処理装置本体から受け取った通信命令中に含まれる要求を実行せずに、無応答とすることを特徴とする請求項 11、19 または 20 に記載のカードシステム。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、IC カードおよびそれを用いたカードシステムに関するもので、特に、無線カードとこの無線カードとの間で無線通信を行うリーダーライタ（R/W）装置のような情報処理装置とからなる無線カードシステムに関する。

【0002】

【従来の技術】従来、無線カードシステムにおいては、複数枚の無線カードからの送信データを一度に読み取るための通信方法として、マルチリードと称する方式が

## 4

で確立されている。また、近年では、このマルチリード方式に関する各種の提案もなされている（たとえば、特開平 10-222622 号公報参照）。

【0003】この公報に示された提案（先行技術）は、通信可能エリア内にある、複数の通信伝送方式の無線カードから送信される応答データを無線カード R/W 装置が一度に受信するマルチリード方式において、各無線カードからの応答データの返送に時間差を設けるようにしたもの（時間区分方式（マルチタイムスロット方式））であって、たとえば、無線カード側よりそれぞれ返送されてくる応答データを受信するための受信時間に区分を設け、それぞれの無線カードが互いに異なる受信時間区分内に応答データを返送するようにすることで、無線通信にかかる通信時間の短縮化を図るとともに、応答データの衝突を回避できるようにしたものである。

【0004】より具体的には、R/W 装置が複数枚の無線カードからの応答データ（レスポンス）を一度に受信できるようにするために、無線カードへのカードアドレス要求などのコマンドの送信に対する、各無線カードからの応答データを受信するための受信時間を所定数（たとえば、通信可能エリア内に同時に存在し得る無線カードの最大枚数）により区分する。各無線カードは、R/W 装置からのカードアドレス要求などのコマンドの送信に対し、乱数値を発生させて受信時間区分の 1 つを選択する。そして、それぞれに選択した受信時間区分内に、カードアドレスなどの応答データを R/W 装置に返送する。これにより、各無線カードからの応答データの衝突を回避しつつ、R/W 装置と複数枚の無線カードとの間での無線通信が容易に可能となり、通信時間の短縮化が図れる（たとえば、図 12（b）参照）。

【0005】しかしながら、この先行技術の場合、受信時間を所定数に区分し、無線カードごとに異なる受信時間区分を割り当てるようにしたものであるため、以下のような不具合があった。

【0006】（1）複数枚の無線カードを差別化できない。

【0007】（2）受信時間区分中、R/W 装置は受信待ち状態を維持する必要があり、その分だけ通信時間が長くなる。

【0008】

【発明が解決しようとする課題】上記したように、従来の無線カードシステムにおいては、無線カードからの応答データの返送に時間差を設けるようにすることにより、R/W 装置と複数枚の無線カードとの間での無線通信にかかる通信時間の短縮化とともに、応答データの衝突を回避できるものの、複数枚の無線カードを差別化できないなどの不具合があった。

【0009】そこで、この発明は、IC カードの差別化を容易に図ることができるとともに、さらなる通信時間の短縮化が図れる IC カードおよびそれを用いたカード

5

システムを提供することを目的としている。

【0010】

【課題を解決するための手段】上記の目的を達成するために、この発明の IC カードにあっては、固有の識別情報を記憶する記憶回路と、前記識別情報とは別に、処理装置本体との通信の間だけ有効な固有の特定値を一時的に格納するレジスタと、このレジスタ内に格納されている特定値と前記処理装置本体から受け取った通信命令中に含まれる特定値とを比較する比較回路と、前記特定値が一致した場合にのみ、前記処理装置本体から受け取った通信命令中に含まれる要求を実行し、その結果を前記処理装置本体に返送するように制御する制御回路とを具備したことを特徴とする。

【0011】また、この発明の IC カードを用いたカードシステムにあっては、処理装置本体と複数の IC カードとの間で通信を行うものであって、前記処理装置本体は、所定の通信可能エリア内に存在する複数の IC カードに対して通信命令を送信する送信回路と、前記通信命令中に含まれる特定値に応じて、特定の IC カードから送信されてくる返送データを受信する受信回路と、前記受信した返送データをもとに、前記所定の通信可能エリア内に存在する複数の IC カードのうち、特定の IC カードとの間で通信を行う通信制御回路とを具備し、前記 IC カードは、固有の識別情報を記憶する記憶回路と、前記識別情報とは別に、前記処理装置本体との通信の間だけ有効な固有の特定値を一時的に格納するレジスタと、このレジスタ内に格納されている特定値と前記処理装置本体から受け取った前記通信命令中に含まれる特定値とを比較する比較回路と、前記特定値が一致した場合にのみ、前記処理装置本体から受け取った前記通信命令中に含まれる要求を実行し、その結果を前記返送データとして前記処理装置本体に返送するように制御する制御回路とを具備したことを特徴とする。

【0012】この発明の IC カードおよびそれを用いたカードシステムによれば、カード固有の識別情報とは別に、処理装置本体との通信の間だけ有効な固有の特定値を一時的に用いて、IC カードと処理装置本体との間の通信を制御できるようになる。これにより、特定の IC カードとの間での通信を受信待ち状態を維持することなしに行うことが可能となるものである。

【0013】

【発明の実施の形態】以下、この発明の実施の形態について図面を参照して説明する。

【0014】図1は、本発明の一実施形態にかかる無線カードシステムの概略構成を示すものである。

【0015】すなわち、この無線カードシステムは、非接触式の情報処理装置としてのカードリーダーライタ（処理装置本体）11と、携帯型の情報記録媒体としての無線カード（IC カード）20とから構成されている。

【0016】上記カードリーダーライタ11は、全体の制

6

御を司る制御回路（通信制御回路）12を有している。また、カードリーダーライタ11は、上記制御回路12に制御される送信回路13および受信回路14を有している。上記送信回路13には、ループ状の送信アンテナコイル13aが接続されている。上記受信回路14には、ループ状の受信アンテナコイル14aが接続されている。このカードリーダーライタ11は、ホストコンピュータ10によって制御されるようになっている。

【0017】一方、上記無線カード20は、非接触式の IC カードなどにより構成されている。たとえば、無線カード20は、送受信アンテナコイル21を有している。この送受信アンテナコイル21には、変復調回路22が接続されている。この変復調回路22には、制御回路（比較回路／制御回路）23が接続されている。この制御回路23には、乱数値を発生する乱数発生器24、通信時に状態遷移フラグとして機能するカウンタレジスタ（初期値＝“0”）25、および、コマンド ID レジスタ26が設けられている。

【0018】上記コマンド ID レジスタ26は、当該カードリーダーライタ11との通信の間だけ有効な固有の特定値（以下、コマンド ID と記述する）を一時的に格納するためのレジスタである。コマンド ID は、たとえば4ビットのデータからなっている。

【0019】また、上記制御回路23には、記憶回路としての不揮発性メモリ27が接続されている。メモリ27には、この無線カード20にあらかじめ割り当てられた固有の識別情報（以下、カードアドレスと記述する）が記憶されている。カードアドレスは、たとえば8バイトのデータからなっている。

【0020】この無線カードシステムにおいては、複数枚の無線カード20からの送信データを一度に読み取る、いわゆるマルチリード方式のための通信方法として、通信命令である通信コマンドに固有の特定値（コマンド ID）をもたせている。そして、カードリーダーライタ11とコマンド ID が一致した無線カード20との間でのみ、通信が成立するように制御が行われる。

【0021】また、無線カード20側のコマンド ID は、カードアドレスを入手することにより変更（設定）することが可能となっている。

【0022】以下に、コマンド ID が一致した無線カード20とカードリーダーライタ11との間での通信の方法、および、無線カード20側のコマンド ID を変更する場合の方法について説明する。

【0023】図2は、コマンド ID が一致した無線カード20とカードリーダーライタ11との間での通信の方法について説明するために示すものである。なお、本実施形態では、カードリーダーライタ11との間の通信可能エリア31内に複数枚（この場合、4枚）の無線カード20A～20Dが同時に存在する場合を例に説明する。

【0024】ここで、カードリーダーライタ11との間で

7

無線通信を行う無線カード 20A~20D の差別化を図るために、先にも述べたように、カードリーダーライタ 11 から送信される通信コマンドのすべてにコマンド ID と称する固有の特定値が付加される。

【0025】図 3 は、カードリーダーライタ 11 から送信される通信コマンドの一構成例を示すものである。

【0026】通信コマンド 41 は、各種のコマンド 42、コマンド ID 43 および各種のコマンド付加電文等 44 を符号化したものによって構成される。

【0027】図 4 は、コマンド ID が付加された通信コマンドに対する、無線カードの内部（制御回路）での処理の流れを示すものである。

【0028】無線カード 20A~20D は、制御回路 23 において、たとえば図 2、図 3 に示したように、カードリーダーライタ 11 から各種コマンド 42 とともに送られてきた通信コマンド 41 上のコマンド ID (CID) 43 と、自身のコマンド ID レジスタ 26 内に格納している固有の特定値（無線カード 20A~20D 側のコマンド ID）とを、それぞれ比較する。

【0029】この場合、コマンド ID が一致した無線カードのみが、その通信コマンド 41 の要求（各種コマンド 42）を実行する。そして、たとえば図 1 に示したように、その結果としての応答データ（各種のレスポンス）を、変復調回路 22 を介して、送受信アンテナコイル 21 よりカードリーダーライタ 11 に返送する。なお、コマンド ID が一致しない無線カードは通信コマンド 41 を実行せず、無応答とする。

【0030】こうして、カードリーダーライタ 11 とコマンド ID が一致した無線カードとの間での無線通信が、順次、すべての無線カード 20A~20D について成立されることにより、マルチリード方式による通信方法が確立される。

【0031】図 5 は、カードリーダーライタと無線カードとの間の通信において、上記無線カードの差別化に必要なコマンド ID レジスタ内のコマンド ID を変更する場合に用いられる、コマンド ID レジスタ変更コマンド（第 1 の通信命令）の一構成例を示すものである。なお、無線カード 20A~20D 側のコマンド ID は、制御回路 23 の制御のもと、容易に変更することが可能である。

【0032】図 5 に示すように、コマンド ID レジスタ変更コマンド 51 は、たとえば、コマンド ID の変更要求を示すコマンド列 52、変更前のコマンド ID 53、変更後のコマンド ID 54、および、カードアドレス 55 を符号化したものによって構成される。

【0033】無線カード 20A~20D は、カードリーダーライタ 11 からのコマンド ID レジスタ変更要求コマンド 51 を受信すると、この変更要求コマンド 51 上の変更前コマンド ID 53 とコマンド ID レジスタ 26 内の値（無線カード 20A~20D 側のコマンド ID）と

8

が一致し、かつ、メモリ 27 内に記憶されているカードアドレスと上記変更要求コマンド 51 上のカードアドレス 55 とが一致した場合にのみ、自身のコマンド ID レジスタ 26 内の値を、上記変更要求コマンド 51 上の変更後コマンド ID 54 へと変更する。そして、所定の応答データをカードリーダーライタ 11 に返送するようになっている。

【0034】このように、カードリーダーライタ 11 と無線カード 20A~20D との間の無線通信の際に、カードアドレスとは別のコマンド ID を利用することで、複数枚の無線カード 20A~20Dの中から、通信を行いたい特定の無線カードだけを差別化することが可能となる。また、この差別化によって、複数枚の無線カード 20A~20D をいくつかのカード群にグループ化することも、容易に可能となる。

【0035】しかも、コマンド ID は、カードアドレスに比して非常に容量の小さなデータであるため、無線通信の高速化、処理の迅速化が容易に可能である。

【0036】次に、上記した無線カード 20A~20D 側のコマンド ID を変更するために用いる、各無線カード 20A~20D のカードアドレスを入手する方法について説明する。

【0037】図 6 は、カードリーダーライタの通信可能エリア内に同時に存在する複数枚の無線カードのカードアドレスを一度に入手するための方法を説明するために示すものである。

【0038】カードアドレスを入手しようとする場合、カードリーダーライタ 11 の制御回路 12 は、通信可能エリア 31 内の無線カード 20A~20B に対して、二種類のカードアドレス要求コマンド（第 2 の通信命令であるカードアドレス要求 1 コマンドおよび第 3 の通信命令であるカードアドレス要求 2 コマンド）のいずれかを送信する。

【0039】図 7 は、二種類のカードアドレス要求 1、2 コマンドの構成例を示すものである。

【0040】カードアドレス要求 1 コマンド 61 は、たとえば同図 (a) に示すように、通信伝送方式に対応したカードアドレス要求を示すカードアドレス要求 1 コマンド列 62、上記コマンド ID 43 に相当するコマンド ID 63、および、受信回数区分数（受信回数区分列）64 を符号化したものによって構成される。

【0041】カードアドレス要求 2 コマンド 71 は、たとえば同図 (b) に示すように、通信伝送方式に対応したカードアドレス要求を示すカードアドレス要求 2 コマンド列 72、および、上記コマンド ID 43、63 に相当するコマンド ID 73 を符号化したものによって構成される。

【0042】無線カード 20A~20D は、たとえば図 1 に示した無線カード 20 により代表されるように、カードリーダーライタ 11 からのカードアドレス要求 1 コマ



9

ンド 61 またはカードアドレス要求 2 コマンド 71 を、送受信アンテナコイル 21 を介して受信する。そして、それを変復調回路 22 により復調した後、制御回路 23 へと送る。

【0043】無線カード 20 内の制御回路 23 は、変復調回路 22 から送られてきたカードアドレス要求 1 コマンド 61 またはカードアドレス要求 2 コマンド 71 を判別する。そして、それぞれのコマンド 61, 71 の要求 (カードアドレス要求 1, 2 コマンド列 62, 72) にしたがって、カウンタレジスタ 25 の値をセット (設定) する。

【0044】図 8 は、カードアドレス要求 1 コマンドおよびカードアドレス要求 2 コマンドを受信した場合の、各コマンドとカウンタレジスタの状態の遷移との関係を説明するために示すものである。

【0045】無線カード 20 内のカウンタレジスタ 25 の初期値は“0”である。この状態において、無線カード 20 の制御回路 23 は、カードリーダライタ 11 から送られてきた通信コマンドがカードアドレス要求 1 コマンド 61 であると判別した場合、受信回数区分数 64 の値 (たとえば、0~255) の中から、乱数発生器 24 により発生させた乱数値をもとに選択された任意の値 (たとえば、0~N) を、カウンタレジスタ 25 にセットする (ただし、上記 N は、通信可能エリア 31 内に同時に存在し得る無線カードの最大枚数である)。

【0046】その際、カウンタレジスタ 25 の値が“0”であれば、無線カード 20 の制御回路 23 は、メモリ 27 内に格納されているカード固有のカードアドレスをカードリーダライタ 11 へ返送する。また、上記カードアドレスとカードアドレス要求 1 コマンド 61 を受信した回数とをパラメータとする乱数値を、乱数発生器 24 により発生させる。その後、コマンド待ち状態へと移行する。

【0047】一方、無線カード 20 の制御回路 23 は、カードリーダライタ 11 から送られてきた通信コマンドがカードアドレス要求 2 コマンド 71 であると判別した場合、カウンタレジスタ 25 の値が“0”より大きい値であれば、カウンタレジスタ 25 の値を“1”だけ減算する。

【0048】そして、減算したカウンタレジスタ 25 の値が“0”であれば、無線カード 20 の制御回路 23 は、メモリ 27 内に格納されているカード固有のカードアドレスをカードリーダライタ 11 へ返送する。また、上記カードアドレスとカードアドレス要求 2 コマンド 71 を受信した回数とをパラメータとする乱数値を、乱数発生器 24 により発生させる。その後、コマンド待ち状態へと移行する。

【0049】なお、カードリーダライタ 11 からの通信コマンドがカードアドレス要求 2 コマンド 71 であると判別した場合において、カウンタレジスタ 25 の値が

10

“0”であれば、無線カード 20 の制御回路 23 は、そのままコマンド待ち状態へと移行する。

【0050】このように、二種類のカードアドレス要求 1, 2 コマンド 61, 71 を設けることにより、カードリーダライタ 11 の通信可能なエリア 31 内に複数枚の無線カード 20 が同時に存在する場合にも、一度に複数枚の無線カード 20 のカードアドレスの入手が可能となる。

【0051】以下に、複数枚の無線カードから、一度の無線通信により、カードアドレスをそれぞれ入手する場合の、マルチリード方式による通信の方法 (回数区分方式) について具体的に説明する。

【0052】図 9 は、カードリーダライタの通信可能エリア内に同時に存在する、複数枚の無線カードの各カードアドレスを一度に入手するマルチリード方式による通信の方法を説明するために示すものである。

【0053】まず、たとえば図 10 の手順 1 に示すように、カードリーダライタ 11 は、通信可能エリア 31 内に同時に存在する複数枚の無線カード 20A~20D に対し、カードアドレス要求 1 コマンド 61 を送信する。その際、送信されるカードアドレス要求 1 コマンド 61 は、コマンド ID (CID) 63 が“0”、受信回数区分数 64 が“0”とされている。

【0054】これに対し、各無線カード 20A~20D は、制御回路 23 内のコマンド ID レジスタ (CID\_reg 1~4) 26 内のコマンド ID (初期値=“0”) と、受信したカードアドレス要求 1 コマンド 61 上のコマンド ID 63 とを比較する。この場合、上記コマンド ID レジスタ 26 内のコマンド ID と上記コマンド ID 63 とが一致するので、制御回路 23 は、受信したカードアドレス要求 1 コマンド 61 上のカードアドレス要求 1 コマンド列 62 を実行する。

【0055】無線カード 20A~20D は、カードリーダライタ 11 から送られてくるカードアドレス要求 1 コマンド 61 によってカウンタレジスタ (Cnt\_reg 1~4) 25 の値をそれぞれセットするが、今回は受信回数区分数 64 として“0”が送られているので、すべてのカウンタレジスタ 25 の値が“0”にセットされる。

【0056】無線カード 20A~20D の各カウンタレジスタ 25 は、すべて“0”がセットされている。このため、図 8 に示したように、各無線カード 20A~20D は、それぞれに内部の乱数発生器 24 で乱数値を発生させながら、メモリ 27 にそれぞれ格納されているカードアドレスを応答データとしてカードリーダライタ 11 に返送する。

【0057】次いで、たとえば図 10 の手順 2 に示すように、カードリーダライタ 11 は、通信可能エリア 31 内に存在するすべての無線カード 20A~20D に対し、再度、カードアドレス要求 1 コマンド 61 を送信す



## 11

る。その際、送信されるカードアドレス要求1コマンド61は、コマンドID63が“0”、受信回数区分数64が“n”とされる。

【0058】ここでは、上記受信回数区分数64として、通信可能エリア31内に同時に存在し得る無線カードの最大枚数N、たとえば“8”が設定される。

【0059】この場合も、各無線カード20A~20Dは、内部のコマンドIDレジスタ26内のコマンドIDと、送られてきたコマンドID63(=0)とが一致するので、受信したカードアドレス要求1コマンド列62 10  
を実行する。

【0060】また、無線カード20A~20Dは、送られてきたカードアドレス要求1コマンド61によって、前回のカードアドレスの応答で発生した乱数値をもとに、受信回数区分数64として送られてきた“8”以下の任意の値をカウンタレジスタ25にそれぞれセットする。

【0061】ここでは、無線カード20Aのカウンタレジスタ25の値が“5”に、無線カード20Bのカウンタレジスタ25の値が“3”に、無線カード20Cのカウンタレジスタ25の値が“2”に、無線カード20D 20  
のカウンタレジスタ25の値が“7”に、それぞれセットされたものとして、以下の説明を継続する。

【0062】この場合、図8に示したように、カウンタレジスタ25の値として“0”がセットされた無線カードが存在しないので、無線カード20A~20Dからカードリーダー11へのカードアドレスの返送はない。

【0063】次いで、たとえば図10の手順3に示すように、カードリーダー11は、通信可能エリア31 30  
内に存在するすべての無線カード20A~20Dに対し、今度は、コマンドID(CID)73を“0”として、カードアドレス要求2コマンド71を送信する。

【0064】この場合も、無線カード20A~20Dは、内部のコマンドIDレジスタ26内のコマンドIDと、送られてきたコマンドID73(=0)とが一致するので、受信したカードアドレス要求2コマンド列72  
を実行する。

【0065】その際、無線カード20A~20Dのそれぞれのカウンタレジスタ25は、すべて“0”よりも大きい値がセットされているので、図8に示したように、送られてきたカードアドレス要求2コマンド71によって、各カウンタレジスタ25の値をそれぞれ“1”ずつ減算する。

【0066】すなわち、無線カード20Aのカウンタレジスタ25の値は“4”に、無線カード20Bのカウンタレジスタ25の値は“2”に、無線カード20Cのカウンタレジスタ25の値は“1”に、無線カード20Dのカウンタレジスタ25の値は“6”に、それぞれセットし直される。

## 12

【0067】この場合、図8に示したように、カウンタレジスタ25の値として“0”がセットされた無線カードは存在しないので、無線カード20A~20Dからカードリーダー11へのカードアドレスの応答はなく、再び、コマンド待ち状態へと移行する。

【0068】次いで、たとえば図10の手順4に示すように、カードリーダー11は、再び、通信可能エリア31内に存在するすべての無線カード20A~20Dに対し、コマンドID73を“0”として、カードアドレス要求2コマンド71を送信する。

【0069】この場合も、無線カード20A~20Dは、内部のコマンドIDレジスタ26内のコマンドIDと、送られてきたコマンドID73(=0)とが一致するので、受信したカードアドレス要求2コマンド列72  
を実行する。

【0070】その際、無線カード20A~20Dのそれぞれのカウンタレジスタ25は、すべて“0”よりも大きい値がセットされているので、図8に示したように、送られてきたカードアドレス要求2コマンド71によって、各カウンタレジスタ25の値をそれぞれ“1”ずつ減算する。

【0071】すなわち、無線カード20Aのカウンタレジスタ25の値は“3”に、無線カード20Bのカウンタレジスタ25の値は“1”に、無線カード20Cのカウンタレジスタ25の値は“0”に、無線カード20Dのカウンタレジスタ25の値は“5”に、それぞれセットし直される。

【0072】この場合、無線カード20Cのカウンタレジスタ25の値が“0”にセットされているので、図8に示したように、無線カード20Cのみがカードリーダー11に対してカードアドレスを返答する。これにより、まずは無線カード20Cのカードアドレスの入手が可能である。

【0073】この時、他の無線カード20A、20B、20Dからのカードアドレスの応答はなく、再び、コマンド待ち状態へと移行する。

【0074】次いで、たとえば図10の手順5に示すように、カードリーダー11は、応答のあった無線カード20Cからのカードアドレスを用いて、そのカードアドレスを有している無線カード(この場合は、無線カード20C)に対し、図5に示した、コマンドIDレジスタ変更コマンド51を送信する。

【0075】無線カード20Cは、カードリーダー11から送られてきたコマンドIDレジスタ変更コマンド51を受信すると、上述した通り、コマンドIDレジスタ26内のコマンドIDを、送られてきた変更後コマンドID54により変更する。

【0076】ここでは、コマンドIDレジスタ変更コマンド51によって、無線カード20CのコマンドIDレジスタ26内のコマンドIDが“1”に変更されたもの 50

## 13

として、以下の説明を継続する。

【0077】次いで、たとえば図10の手順6に示すように、カードリーダー11は、再び、通信可能エリア31内に存在するすべての無線カード20A~20Dに対し、コマンドID73を“0”として、カードアドレス要求2コマンド71を送信する。

【0078】この場合、無線カード20A、20B、20Dは、内部のコマンドIDレジスタ26内のコマンドIDと、送られてきたコマンドID73(=0)とが一致するので、受信したカードアドレス要求2コマンド列72を実行する。

【0079】これに対し、無線カード20Cは、内部のコマンドIDレジスタ26内のコマンドIDが“1”に設定されているため、コマンドID73とは一致せず、カードアドレス要求2コマンド列72を実行しない。

【0080】カードアドレス要求2コマンド列72を実行する無線カード20A、20B、20Dは、各カウンタレジスタ25に“0”よりも大きい値がセットされているので、図8に示したように、送られてきたカードアドレス要求2コマンド71によって、各カウンタレジスタ25の値をそれぞれ“1”ずつ減算する。

【0081】すなわち、無線カード20Aのカウンタレジスタ25の値は“2”に、無線カード20Bのカウンタレジスタ25の値は“0”に、無線カード20Dのカウンタレジスタ25の値は“4”に、それぞれセットし直される。

【0082】この場合、今度は、無線カード20Bのカウンタレジスタ25の値が“0”にセットされているので、図8に示したように、無線カード20Bのみがカードリーダー11に対してカードアドレスを返答する。これにより、無線カード20Bのカードアドレスの入手が可能である。

【0083】この時、他の無線カード20A、20C、20Dからのカードアドレスの応答はなく、再び、コマンド待ち状態へと移行する。

【0084】次いで、たとえば図10の手順7に示すように、カードリーダー11は、応答のあった無線カード20Bからのカードアドレスを用いて、そのカードアドレスを有している無線カード(この場合は、無線カード20B)に対し、図5に示した、コマンドIDレジスタ変更コマンド51を送信する。

【0085】無線カード20Bは、カードリーダー11から送られてきたコマンドIDレジスタ変更コマンド51を受信すると、コマンドIDレジスタ26内のコマンドIDを、送られてきた変更後コマンドID54により変更する。

【0086】ここでは、コマンドIDレジスタ変更コマンド51によって、無線カード20BのコマンドIDレジスタ26内のコマンドIDが“2”に変更されたものとして、以下の説明を継続する。

## 14

【0087】次いで、たとえば図10の手順8に示すように、カードリーダー11は、再び、通信可能エリア31内に存在するすべての無線カード20A~20Dに対し、コマンドID73を“0”として、カードアドレス要求2コマンド71を送信する。

【0088】この場合、無線カード20A、20Dは、内部のコマンドIDレジスタ26内のコマンドIDと、送られてきたコマンドID73(=0)とが一致するので、受信したカードアドレス要求2コマンド列71を実行する。

【0089】これに対し、無線カード20B、20Cは、内部のコマンドIDレジスタ26内のコマンドIDがそれぞれ“2”、“1”に設定されているため、コマンドID73とは一致せず、カードアドレス要求2コマンド列72を実行しない。

【0090】カードアドレス要求2コマンド列72を実行する無線カード20A、20Dは、各カウンタレジスタ25に“0”よりも大きい値がセットされているので、図8に示したように、送られてきたカードアドレス要求2コマンド71によって、各カウンタレジスタ25の値をそれぞれ“1”ずつ減算する。

【0091】すなわち、無線カード20Aのカウンタレジスタ25の値は“1”に、無線カード20Dのカウンタレジスタ25の値は“3”に、それぞれセットし直される。

【0092】この場合、図8に示したように、カウンタレジスタ25の値として“0”がセットされた無線カードは存在しないので、無線カード20A~20Dからカードリーダー11へのカードアドレスの応答はなく、再び、コマンド待ち状態へと移行する。

【0093】次いで、たとえば図10の手順9に示すように、カードリーダー11は、再び、通信可能エリア31内に存在するすべての無線カード20A~20Dに対し、コマンドID73を“0”として、カードアドレス要求2コマンド71を送信する。

【0094】この場合、無線カード20A、20Dは、内部のコマンドIDレジスタ26内のコマンドIDと、送られてきたコマンドID73(=0)とが一致するので、受信したカードアドレス要求2コマンド列72を実行する。

【0095】これに対し、無線カード20B、20Cは、内部のコマンドIDレジスタ26内のコマンドIDがそれぞれ“2”、“1”に設定されているため、コマンドID73とは一致せず、カードアドレス要求2コマンド列72を実行しない。

【0096】カードアドレス要求2コマンド列72を実行する無線カード20A、20Dは、各カウンタレジスタ25に“0”よりも大きい値が設定されているので、図8に示したように、送られてきたカードアドレス要求2コマンド71によって、各カウンタレジスタ25の値

15

をそれぞれ“1”ずつ減算する。

【0097】すなわち、無線カード20Aのカウンタレジスタ25の値は“0”に、無線カード20Dのカウンタレジスタ25の値は“2”に、それぞれセットし直される。

【0098】この場合、今度は、無線カード20Aのカウンタレジスタ25の値が“0”にセットされているので、図8に示したように、無線カード20Aのみがカードリーダー11に対してカードアドレスを返答する。これにより、無線カード20Aのカードアドレスの入手が可能である。

【0099】この時、他の無線カード20B、20C、20Dからのカードアドレスの応答はなく、再び、コマンド待ち状態へと移行する。

【0100】次いで、たとえば図10の手順10に示すように、カードリーダー11は、返答のあった無線カード20Aからのカードアドレスを用いて、そのカードアドレスを有している無線カード（この場合は、無線カード20A）に対し、図5に示した、コマンドIDレジスタ変更コマンド51を送信する。

【0101】無線カード20Aは、カードリーダー11から送られてきたコマンドIDレジスタ変更コマンド51を受信すると、コマンドIDレジスタ26内のコマンドIDを、送られてきた変更後コマンドID54により変更する。

【0102】ここでは、コマンドIDレジスタ変更コマンド51によって、無線カード20AのコマンドIDレジスタ26内のコマンドIDが“3”に変更されたものとして、以下の説明を継続する。

【0103】次いで、たとえば図10の手順11に示すように、カードリーダー11は、再び、通信可能エリア31内に存在するすべての無線カード20A～20Dに対し、コマンドID73を“0”として、カードアドレス要求2コマンド71を送信する。

【0104】この場合、無線カード20Dのみが、内部のコマンドIDレジスタ26内のコマンドIDと、送られてきたコマンドID73（＝0）とが一致するので、受信したカードアドレス要求2コマンド列72を実行する。

【0105】これに対し、無線カード20A、20B、20Cは、内部のコマンドIDレジスタ26内のコマンドIDがそれぞれ“3”、“2”、“1”に設定されているため、コマンドID73とは一致せず、カードアドレス要求2コマンド72を実行しない。

【0106】カードアドレス要求2コマンド列72を実行する無線カード20Dは、そのカウンタレジスタ25に“0”よりも大きい値がセットされているので、図8に示したように、送られてきたカードアドレス要求2コマンド71によって、カウンタレジスタ25の値を“1”だけ減算する。

16

【0107】すなわち、無線カード20Dのカウンタレジスタ25の値は“1”にセットし直される。

【0108】この場合、図8に示したように、カウンタレジスタ25の値として“1”がセットされた無線カードは存在しないので、無線カード20A～20Dからカードリーダー11へのカードアドレスの応答はなく、再び、コマンド待ち状態へと移行する。

【0109】次いで、たとえば図10の手順12に示すように、カードリーダー11は、再び、通信可能エリア31内に存在するすべての無線カード20A～20Dに対し、コマンドID73を“0”として、カードアドレス要求2コマンド71を送信する。

【0110】この場合、無線カード20Dのみが、内部のコマンドIDレジスタ26内のコマンドIDと、送られてきたコマンドID73（＝0）とが一致するので、受信したカードアドレス要求2コマンド列72を実行する。

【0111】これに対し、無線カード20A、20B、20Cは、内部のコマンドIDレジスタ26内のコマンドIDがそれぞれ“3”、“2”、“1”に設定されているため、コマンドID73とは一致せず、カードアドレス要求2コマンド列72を実行しない。

【0112】カードアドレス要求2コマンド列72を実行する無線カード20Dは、カウンタレジスタ25に“0”よりも大きい値が設定されているので、図8に示したように、送られてきたカードアドレス要求2コマンド71によって、カウンタレジスタ25の値を“1”だけ減算する。

【0113】すなわち、無線カード20Dのカウンタレジスタ25の値は“0”にセットし直される。

【0114】この場合、今度は、無線カード20Dのカウンタレジスタ25の値が“0”にセットされているので、図8に示したように、無線カード20Dのみがカードリーダー11に対してカードアドレスを返答する。これにより、無線カード20Dのカードアドレスの入手が可能である。

【0115】この時、他の無線カード20A、20B、20Cからのカードアドレスの応答はなく、再び、コマンド待ち状態へと移行する。

【0116】次いで、たとえば図10の手順13に示すように、カードリーダー11は、応答のあった無線カード20Dからのカードアドレスを用いて、そのカードアドレスを有している無線カード（この場合は、無線カード20D）に対し、図5に示した、コマンドIDレジスタ変更コマンド51を送信する。

【0117】無線カード20Dは、カードリーダー11から送られてきたコマンドIDレジスタ変更コマンド51を受信すると、コマンドIDレジスタ26内のコマンドIDを、送られてきた変更後コマンドID54により変更する。

17

【0118】ここでは、コマンドIDレジスタ変更コマンド51によって、無線カード20DのコマンドIDレジスタ26内のコマンドIDが“4”に変更されるものとする。

【0119】以下、たとえば図10の手順14に示すように、カードリーダー11は、通信可能エリア31内に存在するすべての無線カード20A～20Dに対し、同様に、コマンドID73が“0”とされたカードアドレス要求2コマンド71を、受信回数区分64と同じ数だけ送信（この実施形態の場合は、カードアドレス要求2コマンド71を8回送信）し、それぞれのカードアドレスを得る。

【0120】また、カードリーダー11は、こうして得たカードアドレスを用いて、その都度、当該カードアドレスを所有する無線カードのコマンドIDレジスタ26内のコマンドIDを変更する。これにより、無線カード20A～20Dごとに、それぞれ異なる（固有の）コマンドIDが設定される。

【0121】このようにして、カードアドレス要求2コマンド71を、受信回数区分64と同じ数だけ送信した後、カードリーダー11は、たとえば図10の手順15に示すように、コマンドID63および受信回数区分64がともに“0”とされたカードアドレス要求1コマンド61を送信する。

【0122】その際、カードリーダー11の通信可能エリア31内に同時に存在し、かつ、カードリーダー11へカードアドレスを返送し、その通信が正常に終了した無線カードは、そのカードアドレスによって自身のコマンドIDレジスタ26内のコマンドIDがすでに変更されているため、このカードアドレス要求1コマンド61に対しては無応答となる。

【0123】よって、このカードアドレス要求1コマンド61に対するカードアドレスの応答があった場合、そのカードアドレスはまだ読み取りのできていない無線カードのものとみなすことができる。したがって、カードアドレスの読み取りができていない無線カードが存在する場合には、同様に、上記した一連の手順1～15を継続することにより、その無線カードのカードアドレスの取得が行われる。

【0124】このように、二種類のカードアドレス要求1、2コマンド61、71を設けることにより、カードリーダー11の通信可能なエリア31内に複数枚の無線カード20A～20Dが同時に存在する場合にも、一度に複数枚の無線カード20A～20Dのカードアドレスの入手が可能となる。

【0125】すなわち、カードアドレス要求1コマンド61を受信した際に任意に設定される応答の順番（カウンタレジスタ25の値）と、カードアドレス要求2コマンド71を受信した回数とが一致した場合に、複数枚の無線カード20A～20Dのうちの1つを起動させ、こ

18

れにより、カードリーダー11との間でのカードアドレスの受け渡しが行われるようにすることで、複数枚の無線カード20A～20Dのカードアドレスを効率よく、一度に入手することが可能となる。

【0126】ところで、上記した複数枚の無線カード20A～20Dから、それぞれのカードアドレスを一度に入手するためのマルチリード方式による通信の方法において、カードリーダー11からのカードアドレス要求1コマンド61を受信した際に、複数枚の無線カード20A～20Dのうちのいくつかの無線カードが、カウンタレジスタ25に同じ値を設定してしまうと、それらの無線カードは、カードアドレス要求2コマンド71を受信した回数と同じ時にそれぞれカードアドレスを返送してしまい、カードリーダー11はそれらのカードアドレスを正常に受信することができなくなる（カードアドレスの衝突）。

【0127】たとえば、カードアドレス要求1コマンド61を受信した無線カード20Aと無線カード20Bとが、それぞれのカウンタレジスタ25に同じ値をセットしてしまった場合などである。

【0128】このような場合も、たとえば図10に手順15で示したように、一連の手順の最後に、カードリーダー11からのカードアドレス要求1コマンド（コマンドID63が“0”）61の送信に対し、無線カード20A～20Dからのカードアドレスの返答があるかどうかで判断が可能である。

【0129】たとえば、手順15でのカードアドレス要求1コマンド61の送信に対して、カードアドレスの返答があった場合は、複数枚の無線カード20A～20Dのいくつかのカウントレジスタ25に同じ値を設定しているものとみなすことができる。そして、コマンドID63が“0”とされたカードアドレス要求1コマンド61の送信に対するカードアドレスの返答がなくなるまで、上記した一連の手順1～15を繰り返す。こうすることで、カウンタレジスタ25に同じ値をセットしてしまった場合などでも、通信可能エリア31内に存在するすべての無線カード20A～20Dのカードアドレスを容易に入手できる。

【0130】また、カウンタレジスタ25に同じ値をセットすることによって起こる、カードアドレスが衝突する確率は、カードリーダー11から送信されるカードアドレス要求1コマンド61内の受信回数区分64と、無線カード20A～20D側でのカードアドレス要求2コマンド71を受信する回数とを増やすことで、簡単に低減させることが可能である。

【0131】図11は、カードアドレス要求1コマンドおよびカードアドレス要求2コマンドに対する、それぞれの応答時間を示すものである。

【0132】同図（a）に示すように、たとえば、カードアドレス要求1コマンド61に対する応答時間（受信

待ち状態)は、カードリーダーライタ11からの通信コマンドの送信時間81と切替時間82との和になる。

【0133】同図(b)に示すように、たとえば、カードアドレス要求2コマンド71に対する応答時間も、カードリーダーライタ11からの通信コマンドの送信時間91と切替時間92との和になる。

【0134】図12は、上記したマルチリード方式による通信の方法(回数区分方式)での通信時間(最初のレスポンスを受信するまでの時間)を、従来の時間区分方式(マルチタイムスロット方式)の場合と対比して示すものである。

【0135】この図12においては、カードリーダーライタ11からのカードアドレス要求1コマンド61もしくはカードアドレス要求2コマンド71の送信時間81、91と切替時間82、92との合計時間をaとし、カードリーダーライタ11の受信時間(レスポンス時間)83、93をb、c、d、e、f、gとする(ただし、 $a < b, c, d, e, f, g$ )。

【0136】従来の時間区分方式の場合、たとえば同図(b)に示すように、時間区分が“6”、つまり受信時間gに最初のレスポンスがあったとする。その場合の応答時間は、  
 応答時間 =  $a + b + c + d + e + f + g$   
 となる。

【0137】これに対し、本実施形態の回数区分方式の場合、たとえば同図(a)に示すように、回数区分が“6”、つまり受信時間bに最初のレスポンスがあったとする。その場合の応答時間は、  
 応答時間 =  $6a + b$   
 となる。

【0138】このことから、カードリーダーライタ11からの通信コマンドの送信時間81、91と切替時間82、92との合計時間が、カードリーダーライタ11の受信時間83、93よりも小さい場合( $a < b, c, d, e, f, g$ )には、回数区分方式の方が応答時間を極めて短くできることがわかる( $6a + b < a + b + c + d + e + f + g$ )。

【0139】上記したように、カードアドレスとは別に、カードリーダーライタとの通信の間だけ有効なコマンドIDを一時的に用いて、無線カードとカードリーダーライタとの間の通信を制御できるようにしている。

【0140】すなわち、カードリーダーライタと無線カードとの間の通信コマンドに、カードアドレスよりも格段に容量の小さなコマンドIDを設けることで、通信可能エリア内に同時に複数枚の無線カードが存在する場合にも、それらの無線カードの差別化が容易に可能である。

【0141】しかも、コマンドIDを変更する手段としてカードアドレスを用い、そのカードアドレスを入手する方法として、カードアドレス要求1コマンドおよびカードアドレス要求2コマンドの2つのコマンドを準備

し、カードアドレス要求1コマンドで設定した応答の順番とカードアドレス要求2コマンドを受信した回数とが一致した場合にのみカードアドレスの入手を可能とすることで、複数枚の無線カードが同時に存在した場合でも、それらのカードアドレスを一度に入手することが可能である。

【0142】このような方式を用いることで、従来のマルチタイムスロット方式に比べ、カードリーダーライタ側の通信時間のロスを大幅に減少できるようになる結果、特定のICカードとの間での通信を受信待ち状態を維持することなしに行うことが可能となり、ひいては、マルチリード方式における通信時間の短縮化が図れるものである。

【0143】その他、本願発明は、上記(各)実施形態に限定されるものではなく、実施段階ではその要旨を逸脱しない範囲で種々に変形することが可能である。さらに、上記(各)実施形態には種々の段階の発明が含まれており、開示される複数の構成要件における適宜な組み合わせにより種々の発明が抽出され得る。たとえば、

(各)実施形態に示される全構成要件からいくつかの構成要件が削除されても、発明が解決しようとする課題の欄で述べた課題(の少なくとも1つ)が解決でき、発明の効果の欄で述べられている効果(の少なくとも1つ)が得られる場合には、その構成要件が削除された構成が発明として抽出され得る。

【0144】

【発明の効果】以上、詳述したようにこの発明によれば、ICカードの差別化を容易に図ることができるとともに、さらなる通信時間の短縮化が図れるICカードおよびそれを用いたカードシステムを提供できる。

【図面の簡単な説明】

【図1】本発明の一実施形態にかかる無線カードシステムの構成例を示すブロック図。

【図2】同じく、図1に示した無線カードシステムにおいて、コマンドIDが一致した無線カードとカードリーダーライタとの間での通信の方法について説明するために示すブロック図。

【図3】同じく、図1に示した無線カードシステムにおいて、カードリーダーライタから送信される通信コマンドの一例を示す構成図。

【図4】同じく、図1に示した無線カードシステムにおいて、無線カードの内部での処理の流れを説明するために示すフローチャート。

【図5】同じく、図1に示した無線カードシステムにおいて、無線カードの差別化に必要なコマンドIDを変更する場合に用いられる、コマンドIDレジスタ変更コマンドの一例を示す構成図。

【図6】同じく、図1に示した無線カードシステムにおいて、複数枚の無線カードのカードアドレスを一度に入手するための方法を説明するために示すブロック図。

21

【図 7】 同様に、図 1 に示した無線カードシステムにおいて、カードアドレスの入手に用いられるカードアドレス要求 1, 2 コマンドの一例をそれぞれ示す構成図。

【図 8】 同様に、図 1 に示した無線カードシステムにおいて、カードアドレス要求 1, 2 コマンドを受信した際の、カウンタレジスタの状態の遷移を説明するために示すフローチャート。

【図 9】 同様に、図 1 に示した無線カードシステムにおいて、複数枚の無線カードよりカードアドレスを一度に入手するマルチリード方式による通信の方法を説明するために示すブロック図。

【図 10】 同様に、図 1 に示した無線カードシステムにおいて、複数枚の無線カードよりカードアドレスを一度に入手するマルチリード方式による通信の方法を説明するために示す図。

【図 11】 同様に、図 1 に示した無線カードシステムにおいて、カードアドレス要求 1, 2 コマンドに対する応答時間をそれぞれに示す図。

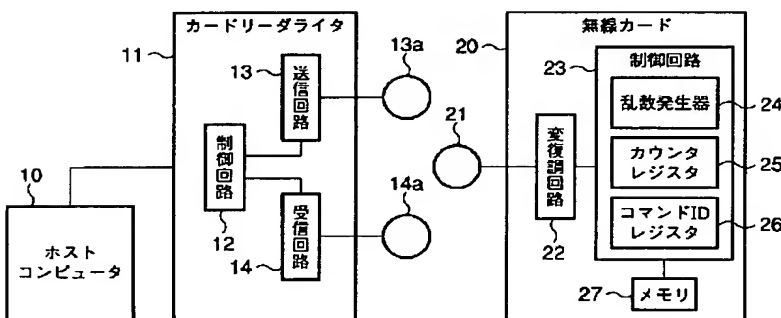
【図 12】 同様に、図 1 に示した無線カードシステムにおいて、マルチリード方式による通信の方法での通信時間を、従来の時間区分方式の場合と対比して示す図。

【符号の説明】

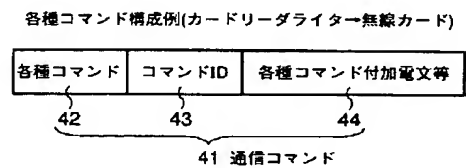
10…ホストコンピュータ（ホスト P C）  
11…カードリーダーライタ  
12…制御回路  
13…送信回路  
13 a…送信アンテナコイル  
14…受信回路  
14 a…受信アンテナコイル  
20…無線カード  
20 A…無線カード A  
20 B…無線カード B

\* 20 C…無線カード C  
20 D…無線カード D  
21…送受信アンテナコイル  
22…変復調回路  
23…制御回路  
24…乱数発生器  
25…カウンタレジスタ（カウンタ回路）  
26…コマンド ID レジスタ  
27…不揮発性メモリ  
31…通信可能エリア  
41…通信コマンド  
42…各種のコマンド  
43…コマンド ID  
44…各種のコマンド付加電文等  
51…コマンド ID レジスタ変更コマンド  
52…コマンド ID レジスタ変更コマンド列  
53…変更前コマンド ID  
54…変更後コマンド ID  
55…カードアドレス  
61…カードアドレス要求 1 コマンド  
62…カードアドレス要求 1 コマンド列  
63…コマンド ID  
64…受信回数区分数  
71…カードアドレス要求 2 コマンド  
72…カードアドレス要求 2 コマンド列  
73…コマンド ID  
81…送信時間（カードアドレス要求 1 コマンド）  
82…切替時間  
83…受信時間  
91…送信時間（カードアドレス要求 2 コマンド）  
92…切替時間  
\* 93…受信時間

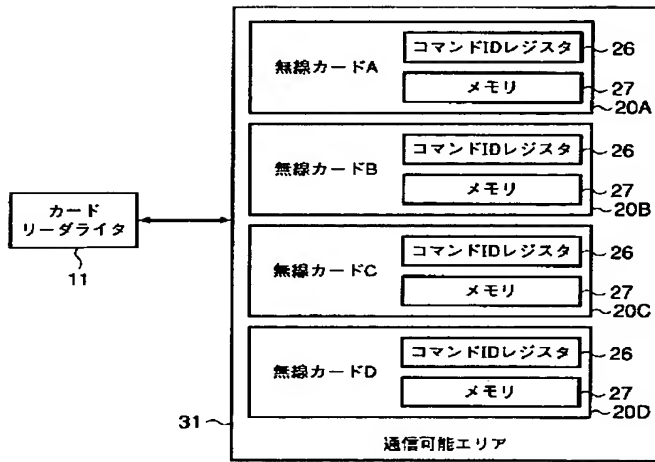
【図 1】



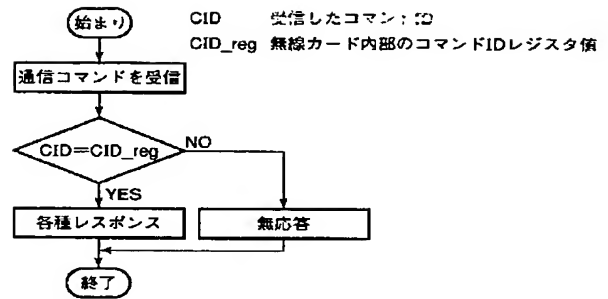
【図 3】



【図2】

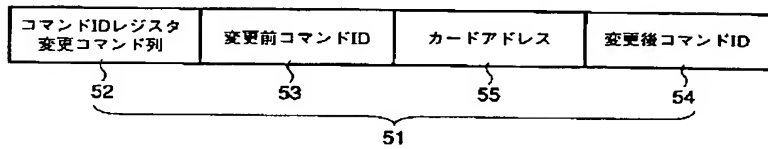


【図4】

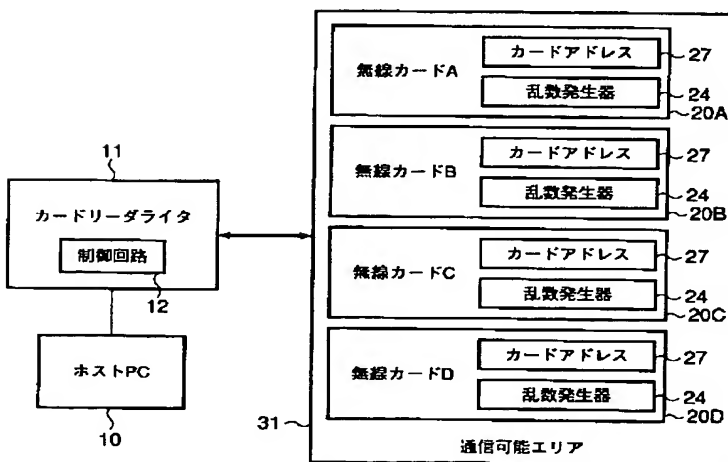


【図5】

コマンドIDレジスタ変更コマンド構成例



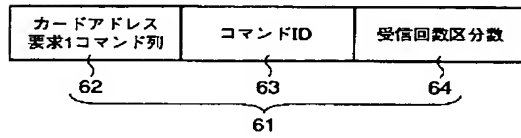
【図6】



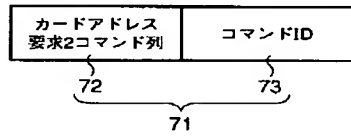


【図7】

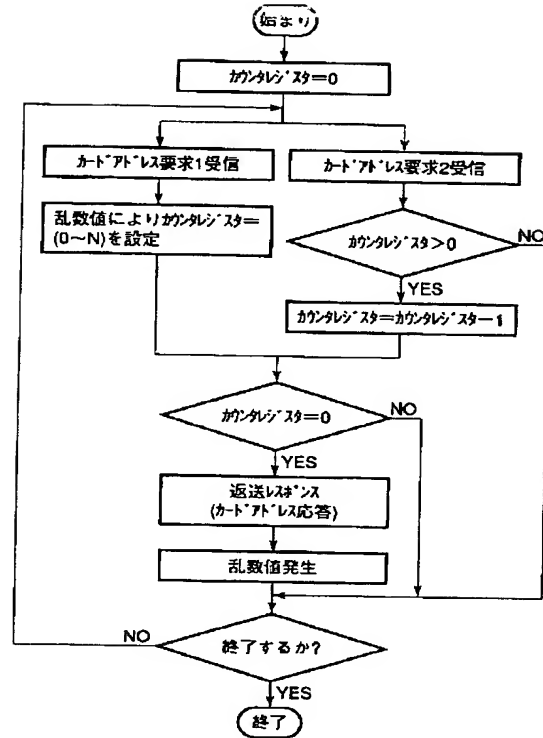
(a) カードアドレス要求1コマンド構成



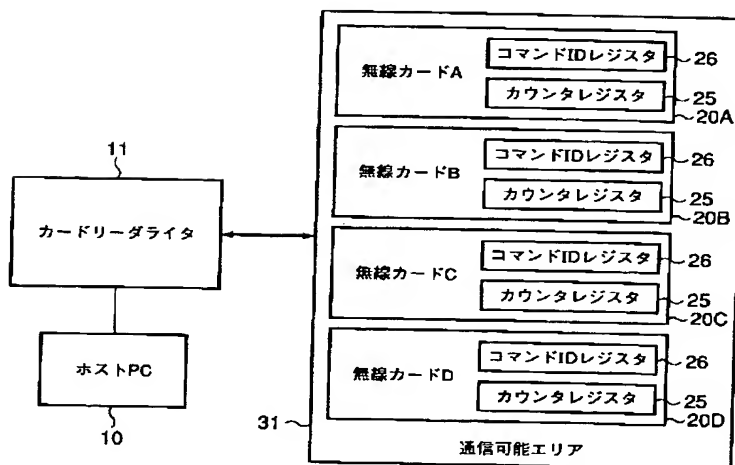
(b) カードアドレス要求2コマンド構成



【図8】



【図9】

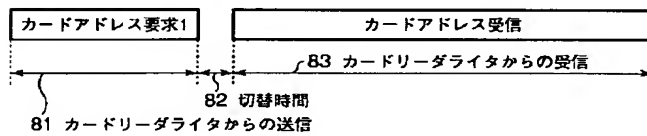


【図10】

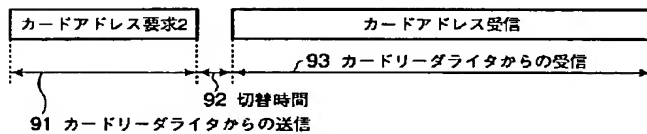
リーダライタからの要求			無線カードからの応答								
手順	コマンド	CID	無線カードA		無線カードB		無線カードC		無線カードD		応答無線カード
			Cnt_reg1	CID_reg1	Cnt_reg2	CID_reg2	Cnt_reg3	CID_reg3	Cnt_reg4	CID_reg4	
1	カードアドレス要求1、 受信回数区分=0	0	0	0	0	0	0	0	0	0	無線カード A~D
2	カードアドレス要求1、 受信回数区分=8	0	5	0	3	0	2	0	7	0	なし
3	カードアドレス要求2	0	4	0	2	0	1	0	6	0	なし
4	カードアドレス要求2	0	3	0	1	0	0	0	5	0	無線カードC
5	コマンドID変更(無線カードC)	0	3	0	1	0	0	1	5	0	無線カードC
6	カードアドレス要求2	0	2	0	0	0	0	1	4	0	無線カードB
7	コマンドID変更(無線カードB)	0	2	0	0	2	0	1	4	0	無線カードB
8	カードアドレス要求2	0	1	0	0	2	0	1	3	0	なし
9	カードアドレス要求2	0	0	0	0	2	0	1	2	0	無線カードA
10	コマンドID変更(無線カードA)	0	0	3	0	2	0	1	2	0	無線カードA
11	カードアドレス要求2	0	0	3	0	2	0	1	1	0	なし
12	カードアドレス要求2	0	0	3	0	2	0	1	0	0	無線カードD
13	コマンドID変更(無線カードD)	0	0	3	0	2	0	1	0	4	無線カードD
14	カードアドレス要求2	0	0	3	0	2	0	1	0	4	なし
15	カードアドレス要求1、 受信回数区分=0	0	0	3	0	2	0	1	0	4	なし

【図11】

(a) カードアドレス要求1の応答時間

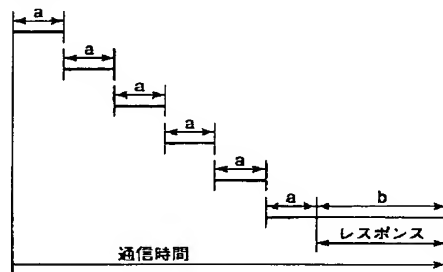


(b) カードアドレス要求2の応答時間

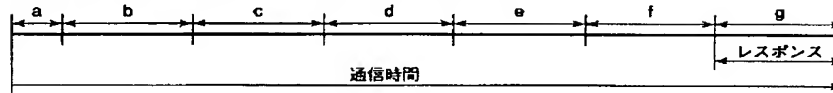


【図12】

(a) 本実施形態の方法(回数区分方式)応答時間 $=6a+b$



(b) 従来の方法(時間区分方式)応答時間 $=a+b+c+d+e+f+g$



フロントページの続き

(72) 発明者 後藤 祐一

神奈川県川崎市幸区小向東芝町1番地 株  
式会社東芝マイクロエレクトロニクスセン  
ター内

(72) 発明者 赤井田 徹郎

神奈川県川崎市川崎区駅前本町25番地1  
東芝マイクロエレクトロニクス株式会社内

(72) 発明者 坂本 博之

神奈川県川崎市幸区柳町70番地 東芝ソシ  
オエンジニアリング株式会社内

Fターム(参考) 2C005 MA25 MA27 NA08 SA02 SA06  
SA07

5B035 AA02 BB09 CA23

5B058 CA23 KA02 KA04 YA20

5K067 BB34 DD17 GG01 GG11 HH22

HH23